

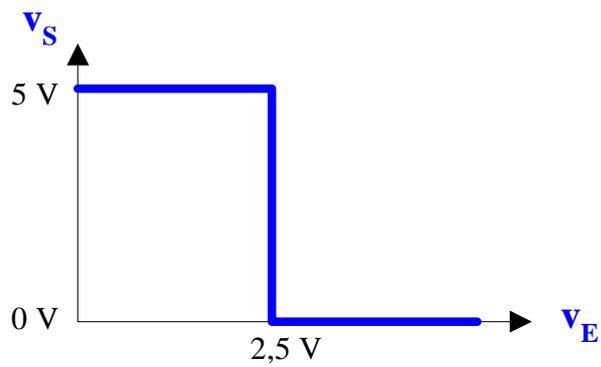
Electronique

Exercice 02

1- Soit une porte logique inverseuse 4069B (CMOS) :

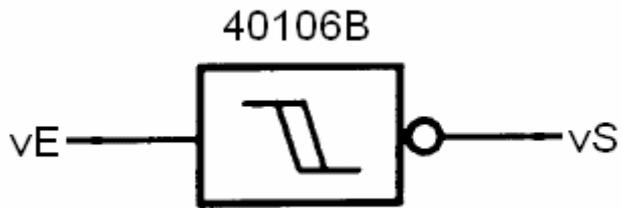


La caractéristique de transfert de cette porte, pour une alimentation de +5 V, est :

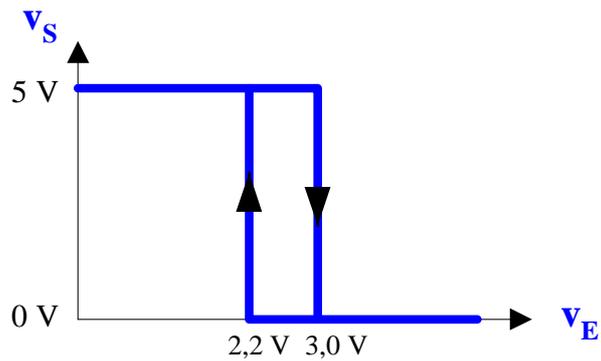


Compléter le chronogramme (Cf. Annexe).

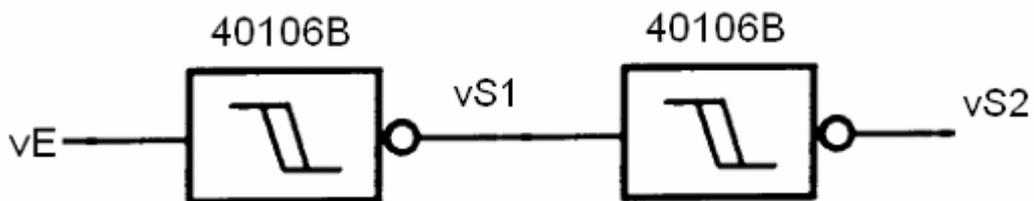
2- Soit une porte logique inverseuse à trigger de Schmitt 40106B (CMOS) :



La caractéristique de transfert de cette porte, pour une alimentation de +5 V, est :



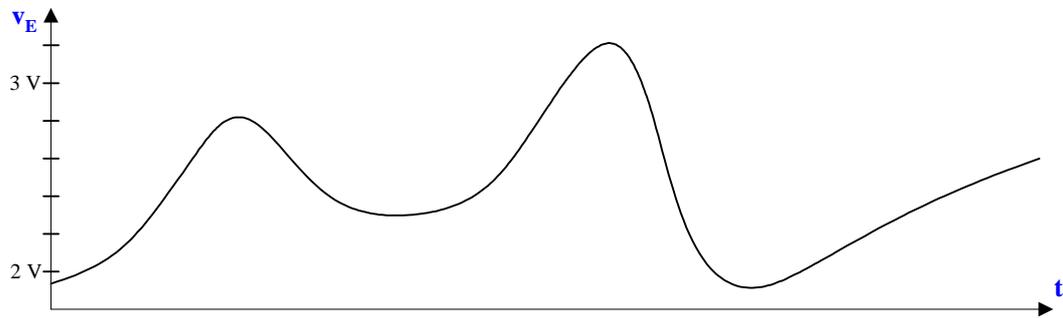
On place deux portes en cascade :



Compléter les chronogrammes (Cf. Annexe).

Annexe

Question 1-



Question 2-

